

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 2000299431 A

(43) Date of publication of application: 24.10.00

(51) Int. Cl

H01L 25/065

H01L 25/07

H01L 25/18

H01L 23/12

(21) Application number: 11107106

(71) Applicant:

SHARP CORP

(22) Date of filing: 14.04.99

(72) Inventor:

TOTSUTA YOSHIHISA

SOZA YASUYUKI

TAMAOKI KAZUO

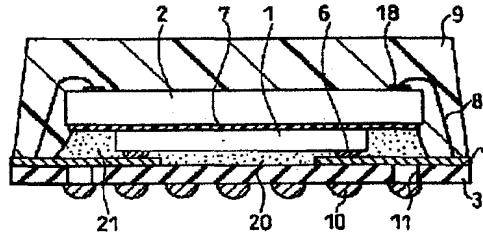
(54) SEMICONDUCTOR DEVICE AND ITS  
MANUFACTURE

(57) Abstract:

**PROBLEM TO BE SOLVED:** To provide a semiconductor device in which, when a part of a semiconductor chip protrudes from a semiconductor chip mounted on a circuit board on which the former is mounted, satisfactory wire bonding is performed in an electrode provided on the protruding part, in the semiconductor device that is densified by piling up a plurality of semiconductor chips.

**SOLUTION:** When a first semiconductor chip 1 is mounted on a circuit board 3 with anisotropic conductive bonding agent 20 inbetween, a part thereof is made to provide out of the first semiconductor chip 1. Then a second semiconductor chip 2 is mounted on a support part 21, that is the pressed-out resin, and the first semiconductor chip 1, so that a protruding part of the semiconductor chip 2 is supported from the lower side with the support part 21.

COPYRIGHT: (C)2000,JPO



(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号  
特開2000-299431  
(P2000-299431A)

(43)公開日 平成12年10月24日 (2000.10.24)

(51)Int.Cl.<sup>7</sup>  
H 01 L 25/065  
25/07  
25/18  
23/12

識別記号

F I  
H 01 L 25/08  
23/12

テマコート (参考)  
Z  
L

審査請求 未請求 請求項の数7 OL (全 13 頁)

(21)出願番号 特願平11-107106  
(22)出願日 平成11年4月14日(1999.4.14)

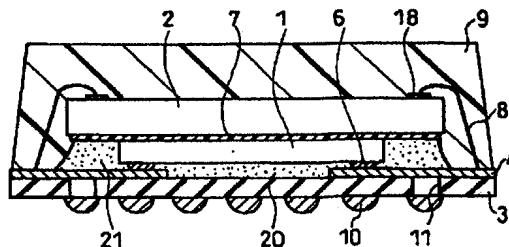
(71)出願人 000005049  
シャープ株式会社  
大阪府大阪市阿倍野区長池町22番22号  
(72)発明者 土津田 義久  
大阪府大阪市阿倍野区長池町22番22号 シ  
ヤープ株式会社内  
(72)発明者 左座 靖之  
大阪府大阪市阿倍野区長池町22番22号 シ  
ヤープ株式会社内  
(72)発明者 玉置 和雄  
大阪府大阪市阿倍野区長池町22番22号 シ  
ヤープ株式会社内  
(74)代理人 100080034  
弁理士 原 謙三

(54)【発明の名称】 半導体装置及びその製造方法

(57)【要約】

【課題】複数の半導体チップを積み重ねることにより高密度化を図った半導体装置において、回路基板上に搭載された半導体チップから、その上に搭載された半導体チップの一部が突出する場合、突出部分に設けられた電極において良好なワイヤボンディングを行うことができる半導体装置を提供する。

【解決手段】第1半導体チップ1を異方性導電接着剤20を介して回路基板3に搭載する際に、その一部を第1半導体チップ1の外部にはみ出させる。はみ出た樹脂である支持部21及び第1半導体チップ1の上に、第2半導体チップ2を搭載する。支持部21により第2半導体チップ2の突出部分を下方から支持する。



## 【特許請求の範囲】

【請求項1】回路基板上に第1半導体チップがフリップチップボンディングされると共に、該第1半導体チップの背面に第2半導体チップが貼着され、かつ、該第2半導体チップが上記回路基板とワイヤボンディングされてなる半導体装置の製造方法において、

上記第2半導体チップの外縁の少なくとも一辺が上記第1半導体チップの外縁より突出する場合、

第1半導体チップを回路基板にフリップチップボンディングする際に、第1半導体チップと回路基板との間に接着剤を介在させ、この接着剤の一部を第1半導体チップと回路基板との間からはみ出させ、これはみ出した接着剤の高さを第1半導体チップの背面と同じ高さに調整して第2半導体チップにおける突出部分の支持部を形成することを特徴とする半導体装置の製造方法。

【請求項2】上記支持部となるはみ出した接着剤の高さの調整を、上記第1半導体チップをフリップチップボンディングする際に用いる、第1半導体チップを吸着支持する吸着支持部材の吸着面を利用して行うことを特徴とする請求項1に記載の半導体装置の製造方法。

【請求項3】上記吸着支持部材の吸着面に、上記接着剤との離隔性を向上させる加工を施しておくことを特徴とする請求項2に記載の半導体装置の製造方法。

【請求項4】上記第1半導体チップを上記回路基板上にフリップチップボンディングする前に、該第1半導体チップと上記第2半導体チップとを貼着しておき、第2半導体チップの突出部分にて、上記支持部となるはみ出した接着剤の高さの調整を行うことを特徴とする請求項1に記載の半導体装置の製造方法。

【請求項5】上記第1半導体チップと上記第2半導体チップとの貼着を、液状、あるいは加熱により流動する接着剤を用いて行い、第1半導体チップの外縁にフィレットを形成しておくことを特徴とする請求項4に記載の半導体装置の製造方法。

【請求項6】上記第1半導体チップを上記回路基板にフリップチップボンディングする際に用いる上記接着剤として、熱硬化性の接着剤を用いることを特徴とする請求項1ないし5の何れかに記載の半導体装置の製造方法。

【請求項7】回路基板上に第1半導体チップがフリップチップボンディングされると共に、該第1半導体チップの背面に第2半導体チップが貼着され、かつ、該第2半導体チップが上記回路基板とワイヤボンディングされてなる半導体装置において、

上記第2半導体チップの外縁の少なくとも一辺が上記第1半導体チップの外縁より突出しており、第2半導体チップにおける突出部分の下方が、上記第1半導体チップと回路基板とを接着する接着剤にて埋められていることを特徴とする半導体装置。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、半導体装置及びその製造方法に関するものであり、特に、複数の半導体チップを積み重ねることにより高密度化を図った半導体装置の製造方法及び構造に関するものである。

## 【0002】

【従来の技術】近年、半導体装置の小型化が進み、略チップサイズにまで小型化された半導体装置が開発されている。この小型化された半導体装置の構造は、CSP (Chip Size Package) 構造と呼ばれている。

10 【0003】図10(a)及び図10(b)に、CSP構造の半導体装置の例を示す。図10(a)に示すCSP構造の半導体装置においては、半導体チップ50においてトランジスタ等の素子(図示せず)が形成されている側の面(以下、「能動面」と呼ぶ)を上側にして、回路基板53上に搭載されている(フェイスアップボンディング)。能動面に設けられた電極(以下、突起電極と区別するために平面電極68と称する)は、ワイヤ58を用いて回路基板53に、詳細には、回路基板53上に設けられた配線層54の平面電極(図示せず)と接続されている。このような、ワイヤ58を用いた電極同士の接続形式は、一般にワイヤボンディングと呼ばれている。

20 【0004】尚、図中、60は外部接続用端子で、回路基板53に形成された貫通孔61を介して配線層54と接続されている。そして、回路基板53の、半導体チップ50等が搭載されている側の面は、被覆樹脂59にて被覆されている。

30 【0005】一方、図10(b)に示すCSP構造の半導体装置においては、半導体チップ50が、能動面を下側にして、回路基板53上に搭載されている(フェイスダウンボンディング)。能動面に設けられた平面電極(図示せず)上には突起電極56が形成され、突起電極56と配線層54上の平面電極(図示せず)とが直接接続されている。このような、電極同士を直接接続する接続形式は、一般にフリップチップボンディングと呼ばれている。

40 【0006】また、携帯用情報機器等に実装される構造においては、付加価値や容量の更なる増大を狙って、一つのパッケージ内に複数の半導体チップを搭載させて、実装密度を高めているものがある。この場合、単に複数の半導体チップを平面的に配置するマルチチップモジュールでは、半導体チップの総面積より小さい半導体パッケージを作ることはできない。

【0007】そこで、複数の半導体チップを積層して搭載することによって実装密度を更に高める手法が用いられている。図11(a)及び図11(b)に、半導体チップを積層したCSP構造の半導体装置を示す。

50 【0008】図11(a)に示すCSP構造の半導体装置においては、回路基板53上に、第1半導体チップ51及び第2半導体チップ52が積層して搭載され、か

つ、そのそれがワイヤ58を用いたワイヤボンディングにより回路基板53と接続されている（従来技術①）。

【0009】図11（b）に示すCSP構造の半導体装置においては、回路基板53上に積層された第1半導体チップ51及び第2半導体チップ52のうち、上方の第2半導体チップ52はワイヤボンディングにより、下方の第1半導体チップ51はフリップチップボンディングにより回路基板53と接続されている（特開平5-47998号公報、特開平7-326710号公報：従来技術②）。

【0010】また、図12に示すように、上記従来技術②と同様にワイヤボンディングとフリップチップボンディングとを組み合わせた接続方式を採用し、かつ、マザーボード等の回路基板53'上に、上方の第2半導体チップ52が下方の第1半導体チップ51よりも大きい構成の実装型の半導体装置が、特開昭63-84128号公報に開示されている（従来技術③）。

#### 【0011】

【発明が解決しようとする課題】ところが、これらの従来の構成では、使用できる半導体チップのサイズや組み合わせが制限されることとなり、用途が限定されるという問題を有している。

【0012】即ち、前述の図11（a）に示した従来技術①においては、上方の第2半導体チップ52が、下方の第1半導体チップ51と同じ大きさか、或いはそれより大きい場合、第1半導体チップ51の能動面において、平面電極68aを設けるためのスペースを確保することができない。したがって、第1半導体チップ51よりも大きい第2半導体チップ52を用いることができない。

【0013】一方、図11（b）に示した従来技術②においては、下方の第1半導体チップ51がフリップチップボンディングにより回路基板53と接続されているので、従来技術①の問題はおこらない。

【0014】しかしながら、この従来技術②においては、通常、第2半導体チップ52の方が小さいか、同等である。これは、上方の第2半導体チップ52を大きくすると、安定したワイヤボンディングを行うことができないからである。即ち、第2半導体チップ52のワイヤ58が接続される平面電極68の下方に支えが無いために、ワイヤボンディング時の衝撃と荷重により第2半導体チップ52を破壊する恐れや、あるいは十分な荷重や超音波を加えられない恐れがある。

【0015】尚、前述の図12に示す従来技術③は、上方の第2半導体チップ52を大きくする構成であるが、ワイヤボンディングを安定にするために、第2半導体チップ52の平面電極68は、あくまで下方の第1半導体チップ51の範囲内に形成されている。

【0016】このような平面電極68が第2半導体チッ

プ52の端部から離れた位置に設けられた構成では、ウェーハから半導体チップに分断するダイシング工程においてチップ周辺の素子がダメージを受けたり、チップの端部に接触したりする可能性が高くなるという問題がある。

【0017】したがって、一方のチップが正方形に近く、他方が細長い長方形の組み合わせ等、どちらのチップを下にしても突出するような組み合わせは採用できない。

【0018】尚、突出した第2半導体チップ52の下部に、第1半導体チップ51と同じ厚みの支持部材を挿入する手法も考えられるが、まったく同じ厚みの支持部材を精度良く形成するのは困難であり、プロセスが複雑になるためコストアップにつながり好ましくない。

【0019】また、たとえ上方の第2半導体チップ52が小さくとも、第1半導体チップ51に比べてはるかに小さい場合も組み合わせることができない。つまり、ワイヤ58が長くなり、ワイヤ流れやワイヤの変形が発生しやすい。ワイヤ58を短くするために、配線層54においてできるだけ第1半導体チップ51に近い位置にワイヤ58を接続すると、第1半導体チップ51のエッジと接触してショートする恐れがある。これを避ける為に、配線層54において、第1半導体チップ51から遠い位置にワイヤ58を接続すると、パッケージサイズが大きくなる。

【0020】本発明は、上記の問題点を解決するためになされたもので、その目的は、複数の半導体チップを積み重ねることにより高密度化を図った半導体装置において、回路基板上に搭載された半導体チップから、その上に搭載された半導体チップの一部が突出する場合、突出部分に設けられた電極において良好なワイヤボンディングを行うことができる半導体装置及びその製造方法を提供することにある。

#### 【0021】

【課題を解決するための手段】本発明の請求項1に記載の半導体装置の製造方法は、上記の課題を解決するため、回路基板上に第1半導体チップがフリップチップボンディングされると共に、該第1半導体チップの背面に第2半導体チップが貼着され、かつ、該第2半導体チップが上記回路基板とワイヤボンディングされてなる半導体装置の製造方法において、上記第2半導体チップの外縁の少なくとも一辺が上記第1半導体チップの外縁より突出する場合、第1半導体チップを回路基板にフリップチップボンディングする際に、第1半導体チップと回路基板との間に接着剤を介在させ、この接着剤の一部を第1半導体チップと回路基板との間からはみ出させ、このはみ出た接着剤の高さを第1半導体チップの背面と同じ高さに調整して第2半導体チップにおける突出部分の支持部を形成することを特徴としている。

【0022】上記の方法によれば、上方の第2半導体チ

ップの外縁の少なくとも一辺が下方の第1半導体チップの外縁より突出する場合、上記第1半導体チップを上記回路基板にフリップチップボンディングする際に、第1半導体チップと回路基板との間に介在させる接着剤にて、第2半導体チップの突出部分の支持部を形成する。

【0023】したがって、この突出部分に形成されている電極であっても、衝撃と荷重により第2半導体チップを破壊することなく、十分な荷重や超音波を加えてワイヤボンディングできる。

【0024】これにより、下方に比べて上方が大きい半導体チップの組み合わせはもちろんのこと、正方形と長方形といったどちらを下にしても上方の一部が突出してしまう組み合わせや、極端に一方が小さく、小さい方を上方に持ってきてても、ワイヤ流れや、下方の半導体チップとのショートを引き起こし兼ねない組み合わせであっても、下方に極端に小さい半導体チップを持ってくることで、問題なく搭載できる。

【0025】しかも、第2半導体チップの突出部分の支持部として、新たな部材を別途形成する構成ではなく、回路基板に第1半導体チップをフリップチップボンディングする工程で、接着剤を用いると共にその量を調整するといった簡単なことで容易に支持部を形成でき、かつ、例えば後述する請求項2、請求項4に記載した製造方法を採用することで、支持部の高さの精度も簡単に出せる。

【0026】本発明の請求項2に記載の半導体装置の製造方法は、上記の課題を解決するために、上記支持部となるはみ出た接着剤の高さの調整を、上記第1半導体チップをフリップチップボンディングする際に用いる、第1半導体チップを吸着支持する吸着支持部材の吸着面を利用して行うことを特徴としている。

【0027】上記支持部は、第1半導体チップの背面より低過ぎると第2半導体チップの突出部分を安定して支持できず、反対に高過ぎても、余分な負荷を与えるので、第2半導体チップの背面と同じ高さである必要がある。

【0028】上記の方法によれば、回路基板に第1半導体チップをフリップチップボンディングする工程で使用される治具であって、第1半導体チップを背面側から吸着する吸着支持部材の吸着面を利用して、はみ出た第2接着剤の高さを第1半導体チップの背面と同じに調整するので、容易、かつ確実に、第1半導体チップの背面と同じ高さにできる。

【0029】本発明の請求項3に記載の半導体装置の製造方法は、上記の課題を解決するために、請求項2に記載の製造方法において、上記吸着支持部材の吸着面に、上記接着剤との離隔性を向上させる加工を施しておくことを特徴としている。

【0030】上記の方法によれば、吸着支持部材の吸着面に、接着剤との離隔性を向上させる加工を施しておく

ので、第1半導体チップを回路基板へ接着させた後、吸着支持部材を容易に離隔することができる。例えば、上記吸着面にフッ素系樹脂からなる皮膜を形成することにより接着剤との離隔性を向上させることができる。

【0031】本発明の請求項4に記載の半導体装置の製造方法は、上記の課題を解決するために、請求項1に記載の製造方法において、上記第1半導体チップを上記回路基板上にフリップチップボンディングする前に、該第1半導体チップと上記第2半導体チップとを貼着しており、第2半導体チップの突出部分にて、上記支持部となるはみ出た接着剤の高さの調整を行うことを特徴としている。

【0032】上記の方法によれば、先に第1半導体チップと第2半導体チップとを貼着しておくことで、第1半導体チップを回路基板にフリップチップボンディングする際に、第2半導体チップの突出部分にて直接、支持部となるはみ出た接着剤の高さを調整させるので、容易、かつ確実に、第1半導体チップの背面と同じ高さにできることはもちろんのこと、従来から用いられている治具に何らの加工を施すことなく製造できる。

【0033】本発明の請求項5に記載の半導体装置の製造方法は、上記の課題を解決するために、請求項4に記載の製造方法において、上記第1半導体チップと上記第2半導体チップとの貼着を、液状、あるいは加熱により流動する接着剤を用いて行い、第1半導体チップの外縁にフィレットを形成しておくことを特徴としている。

【0034】上記の方法によれば、液状、あるいは加熱により流動する接着剤を用いて、第1半導体チップと第2半導体チップとを貼着して、第1半導体チップの外縁にフィレットを形成しておくので、後工程で第1半導体チップを回路基板にフリップチップボンディングする際に押し出されてはみ出る接着剤の流れをスムーズにすることができる。したがって、気泡の巻き込みを防止し、ボイド発生を抑制することができ、歩留まりを上げることができる。

【0035】本発明の請求項6に記載の半導体装置の製造方法は、上記の課題を解決するために、請求項1ないし5の何れかに記載の製造方法において、上記第1半導体チップを上記回路基板にフリップチップボンディングする際に用いる上記接着剤として、熱硬化性の接着剤を用いることを特徴としている。

【0036】上記の方法によれば、第1半導体チップを回路基板にフリップチップボンディングする際に用いる上記接着剤が熱硬化性を有するので、支持部が熱に強くなる。したがって、第2半導体チップの該支持部に支持された部分にワイヤボンディングを行っても、その際の熱や超音波にて支持部が軟化するようにならなく、安定して第2半導体チップを支持でき、より良好なワイヤボンディングを行うことができる。

【0037】本発明の請求項7に記載の半導体装置は、

上記の課題を解決するために、回路基板上に第1半導体チップがフリップチップボンディングされると共に、該第1半導体チップの背面に第2半導体チップが貼着され、かつ、該第2半導体チップが上記回路基板とワイヤボンディングされてなる半導体装置において、上記第2半導体チップの外縁の少なくとも一邊が上記第1半導体チップの外縁より突出しており、第2半導体チップにおける突出部分の下方が、上記第1半導体チップと回路基板とを接着する接着剤にて埋められていることを特徴としている。

【0038】上記の構成によれば、上方の第2半導体チップにおける第1半導体チップより突出した部分（突出部分）の下方が、第1半導体チップを回路基板にフリップチップボンディングする際に用いる接着剤で埋められているので、第2半導体チップのこの突出部分に形成された電極のワイヤボンディングを安定して行うことができる。

【0039】つまり、これにより、上方の第2半導体チップの一部が下方の第1半導体チップから突出している場合であっても、この突出部分に電極を配置することが可能となる。

【0040】その結果、2つの半導体チップが積層して搭載された半導体装置において、長方形と正方形、極端な大小の違い等、さまざまなサイズの半導体チップの組み合わせが可能となる。

#### 【0041】

【発明の実施の形態】 【実施の形態1】本発明に係る実施の一形態を、図1ないし図5に基づいて説明すれば、以下の通りである。

【0042】本実施の形態に係る半導体装置は、図1に示すように、CSP(Chip Size Package)構造を有し、回路基板3A上に、第1半導体チップ1と第2半導体チップ2が積層され、これらの第1半導体チップ1及び第2半導体チップ2が被覆樹脂9にて被覆されている。以下、第1半導体チップ1及び第2半導体チップ2においてトランジスタ等の素子（図示せず）が形成されている側の面を、「能動面」と呼び、上記能動面の反対側の面を「裏面」（請求項では「背面」）と呼ぶ。

【0043】回路基板3Aは、第1半導体チップ1が搭載される側の一方面に配線層4が形成され、その反対側の面に実装用外部端子10が設けられている。実装用外部端子10と、配線層4とは、回路基板3Aに設けられた貫通孔11を介して電気的に接続されている。

【0044】第1半導体チップ1は、能動面を回路基板3A側にして搭載されている。能動面に形成されている平面電極（図示せず）には、突起電極6が形成され、この突起電極6と回路基板3Aの配線層4の平面電極（図示せず）とが接続されている。つまり、第1半導体チップ1は回路基板3Aとフリップチップボンディングされている。

【0045】第2半導体チップ2は、第1半導体チップ1より縦横共に大きく、能動面を回路基板3A側とは反対側に向けて搭載されている。第2半導体チップ2の裏面は、絶縁性の接着剤7により第1半導体チップ1の裏面に貼り合わされている。能動面の平面電極18は、第1半導体チップ1及び第2半導体チップ2とを積層した状態で、突出した部分に設けられ、回路基板3Aの配線層4の平面電極（図示せず）とが、ワイヤ8により接続されている。つまり、第2半導体チップ2は回路基板3Aとワイヤボンディングされている。

【0046】そして、図12に示した従来の半導体装置とは異なり、平面電極18は、下方が支持部21にて支持された第2半導体チップ2の突出部（突出部分）に設けられている。突出部に形成された平面電極18であっても、突出部が支持部21にて支持されているので、衝撃と荷重により第2半導体チップ2を破壊することなく、十分な荷重や超音波を加えて、安定したワイヤボンディングが実施されている。

【0047】この支持部21は、後述するように、第1半導体チップ1を回路基板3Aにフリップチップボンディングする際に使用するフィルム状の異方性導電接着剤20の一部が、硬化したものである。

【0048】次に、上記の構造を有する半導体装置の製造工程について、図2ないし図4を用いて説明する。図2(a)ないし図2(f)は、上記半導体装置を複数個製造する工程を示す断面図であり、例として、4組のCSP構造の半導体装置を一括製造する場合を示している。

【0049】まず、図2(a)に示すように、フィルム状の異方性導電接着剤20を回路基板3Aに貼りつけ仮圧着する。回路基板3Aには、特に図示するものではないが、前述の配線層4が4組形成されており、それぞれの配線層4を覆うように異方性導電接着剤20を仮圧着する。仮圧着は、例えば、加熱条件100°C 10sec、圧力10kgf/cm<sup>2</sup>で行うことができる。

【0050】異方性導電接着剤20は、後述する理由により、熱硬化性の樹脂からなることが好ましく、例えば、エポキシをベースとした熱硬化性のバインダーに、AuやNiの金属粒子や樹脂に金属メッキした粒子等の導電粒子を分散混入させたフィルム状の接着樹脂である。

【0051】尚、異方性導電接着剤20以外に、突起電極6と回路基板3Aの平面電極との接合の信頼性が充分えられる接着剤であれば、絶縁性の接着剤を用いることもできる。絶縁性の接着剤としては、例えば、樹脂の接着力や収縮力のみにより突起電極6と回路基板3Aの平面電極との導通が得られるタイプの接着剤を用いることができる。尚、後述する実施の形態3において用いる接着シート23（図8参照）は、このタイプの絶縁性の接着剤の一例である。

【0052】次に、図2(b)に示すように、第1半導体チップ1を異方性導電接着剤20上に搭載する。第1半導体チップ1は、能動面を回路基板3A側に向けて搭載し、突起電極6を介して回路基板3Aと接続する。このとき、異方導電性接着剤20を第1半導体チップ1から押し出してはみ出させ、はみ出た樹脂である支持部21と、第1半導体チップ1の裏面とを同じ高さにする。

【0053】次に、図2(c)に示すように、第1半導体チップ1及び支持部21上に、能動面を上にして第2半導体チップ2を搭載する。

【0054】その後、図2(d)に示すように、第2半導体チップ2と回路基板3Aとをワイヤ8により接続し、第1半導体チップ1、第2半導体チップ2、ワイヤ8、及び回路基板3Aを被覆樹脂9により被覆する。これにより、回路基板3A上への第1半導体チップ1及び第2半導体チップ2の搭載が完了する。

【0055】その後、図2(e)に示すように、回路基板3Aの貫通孔11(図1参照)部分に、実装用外部端子10として半田ボールを形成し、回路基板3Aの不要部分で切断することによって、図2(f)に示す単品のCSP構造の半導体装置が完成する。

【0056】以上の工程のうち、第1半導体チップ1及び第2半導体チップ2を回路基板3Aに接続する工程を、図3及び図4を用いてさらに詳細に説明する。

【0057】まず、図3(a)に示すように、ボンディングツール(吸着支持部材)14を用いて第1半導体チップ1を回路基板3Aに対向させる。ボンディングツール14は、吸引ノズル12と吸着面13とを有しており、第1半導体チップ1の裏面側から吸着面13に吸着させ、回路基板3Aに対向させる。このとき、第1半導体チップ1の突起電極6と配線層4上に設けられた平面電極(図示せず)との位置合わせを行う。

【0058】次に、図3(b)に示すように、ボンディングツール14を用いて加圧、加熱して、突起電極6と回路基板3Aの平面電極(図示せず)とを接触させる。加熱により異方性導電接着剤20は軟化し、その一部が第1半導体チップ1の外部に押し出されてはみ出す。はみ出た樹脂である支持部21は、盛り上がり、やがてボンディングツール14の吸着面13に接触する。このように、ボンディングツール14の吸着面13を利用して、支持部21の高さを第1半導体チップ1の裏面と同じ高さにしておく。

【0059】さらに、第1半導体チップ1と回路基板3Aとの間隙を狭めていくと、異方性導電接着剤20及び支持部21の硬化が進んで行く。異方性導電接着剤20中の導電粒子は突起電極6と回路基板3Aの平面電極との間に挟まれ、突起電極6と平面電極との導通が得られる。

【0060】異方性導電接着剤20としては、例えば、ソニーケミカル製の異方性導電接着剤のM J 932を用

いることが可能であり、この場合、130°C程度で流動性良く軟化する。

【0061】また、一例として、第1半導体チップ1の大きさが8.4×6.3mm<sup>2</sup>で厚さ0.2mm、第2半導体チップ2の大きさが10.4×8.3mm<sup>2</sup>、接続後のバンプ高さ(第1半導体チップ1の能動面と配線層4との距離)が0.025mm、回路基板3A側の凹凸は無視して平坦とみなして計算したところ、異方性導電接着剤20としては、大きさが9×7mm<sup>2</sup>で厚さが0.15mm程度のフィルム状のものを使用する必要があることがわかった。

【0062】所定の加圧と加熱を行うことで支持部21が十分に硬化が進めば、ボンディングツール14を冷却し、ボンディングツール14を第1半導体チップ1から離隔する(図3(c)参照)。

【0063】第1半導体チップ1に形成された突起電極6の数が40個で、第1半導体チップ1の大きさが8.4×6.3mm<sup>2</sup>の時、圧力は10kgf/チップで加熱条件は200°C 30sec程度が適することがわかっている。

【0064】この場合、ボンディングツール14の吸着面13に、例えば、フッ素樹脂系の皮膜を予め形成しておけば、容易にボンディングツール14と支持部21の離隔が行える。フッ素樹脂系の皮膜としては、例えば日本プロトン(株)のプロトニクスシステムがある。

【0065】次に、図4(a)に示すように、第2半導体チップ2を第1半導体チップ1の裏面に貼着する。第2半導体チップ2の裏面には、予め接着剤7が塗布されており、この接着剤7により、第2半導体チップ2を第1半導体チップ1上に固定する。

【0066】接着剤7としては、第1半導体チップ1の支持基板と第2半導体チップ2の支持基板との電位が同じであれば導電性のものを使用し、電位が異なる場合は絶縁性のものを使用する。また、接着剤7として、フィルム状、ペースト状、及び液状のものなど、特に制限なく使用できる。

【0067】その後、図4(b)に示すように、第2半導体チップ2の平面電極18と回路基板3Aとを、ワイヤ8により接続する。このとき、支持部21により平面電極18が支持されているので、ワイヤボンディングを行際に、衝撃と荷重により第2半導体チップ2を破壊することなく、十分な荷重や超音波を加えることができる。また、このとき異方性導電接着剤20として熱硬化性を有する接着樹脂を用いると、熱や超音波を加えても軟化することなく、安定して第2半導体チップ2を支持することができる。

【0068】尚、本実施の形態では、CSP構造の半導体装置を例として説明したが、上記の構造は、図5に示すように、第1半導体チップ1及び第2半導体チップ2を、マザーボード等の回路基板3'上に実装した実装型

の半導体装置にも適用することができる。

【0069】即ち、図1に示す構造と同様に、回路基板3'上に、第1半導体チップ1及び第2半導体チップ2が積層され、被覆樹脂9により被覆されている。第1半導体チップ1及び第2半導体チップ2は、それぞれフリップチップボンディング、ワイヤボンディングにより回路基板3'に接続されている。異方性導電接着剤20がはみ出た樹脂である支持部21により、第2半導体チップ2の、平面電極18が設けられた突出部が、下方から支持されている。したがって、平面電極18におけるワイヤボンディング時において、衝撃と荷重により第2半導体チップ2を破壊することなく、十分な荷重や超音波を加えることができる。

【0070】以上のように、本実施の形態では、第1半導体チップ1を回路基板3にフリップチップボンディングする際に、異方性導電接着剤20を用いると共に、その一部を第1半導体チップ1と回路基板3との間からはみ出させ、はみ出た接着剤の高さを第1半導体チップ1の背面と同じ高さに調整して、第2半導体チップ2における該突出部に形成された平面電極18をワイヤボンディングする際の支持部21を形成する。

【0071】つまり、回路基板3'上に、突起電極6が形成された第1半導体チップ1を、異方性導電接着剤20を介してフリップチップ接続すると同時に、異方性導電接着剤20の一部を第1半導体チップ1と回路基板3との間より排出し、かつ、形成された支持部21の高さが第1半導体チップ1の背面と同一高さとし、その後、異方性導電接着剤20を硬化する工程と、第1半導体チップ1の背面及び形成された支持部21の上に第2半導体チップ2を貼り付ける工程と、第2半導体チップ2の平面電極18と回路基板3の平面電極がワイヤボンディングにより接続する工程とを有する。

【0072】これにより、下方に位置する第1半導体チップ1より上方の第2半導体チップ2が突出する場合であっても、その突出部に形成された平面電極18に対して安定してワイヤボンディングを実施できる。

【0073】これにより、下方に比べて上方が大きい半導体チップの組み合わせはもちろんのこと、正方形と長方形といったどちらを下にしても上方の一部が突出してしまう組み合わせや、極端に一方が小さい組み合わせなど、積み重ねる半導体チップの形状やサイズの組み合わせにとらわれることなく、実装密度の高い半導体装置を得ることができる。

【0074】【実施の形態2】本発明に係る他の実施の形態を、図6及び図7に基づいて説明すれば、以下の通りである。尚、説明の便宜上、実施の形態1にて示した部材と同一の機能を有する部材には、同一の符号を付記し、その説明を省略する。

【0075】本実施の形態で説明する半導体装置の構成も、前述の図1に示した実施の形態1で説明したCSP

構造の半導体装置と同じである。

【0076】以下、製造方法について説明する。

【0077】実施の形態1においては、第1半導体チップ1を回路基板3に搭載して接着した後に、第2半導体チップ2を第1半導体チップ1上に搭載して接着したが、ここでは、第2半導体チップ2と第1半導体チップ1とを予め接着しておき、接着された第1半導体チップ1及び第2半導体チップ2を、回路基板3に搭載して接着する。

10 【0078】即ち、まず、図6に示すように、第1半導体チップ1と第2半導体チップ2とを接着剤7により貼着する。

【0079】図6(a)は、接着剤7がフィルム状の場合であり、図6(b)は、ペースト状、液状、あるいは加熱により流動するもの場合である。

【0080】図6(a)に示すように、接着剤7がフィルム状の場合は、第1半導体チップ1がウェーハ状態のとき、ウェーハの裏面にフィルム状の接着剤7を熱圧着により貼り付ける。その後、第1半導体チップ1として切り出すことにより、接着剤7を第1半導体チップ1の裏面に位置ずれなく貼り付けることができる。更に、接着剤7に第2半導体チップ2の裏面(図6(a)においては上側の面)を押し当て、所定の加重及び加熱により接着することができる。

【0081】また、図6(b)に示すように、接着剤7がペースト状、液状、あるいは加熱により流動するものの場合は、第2半導体チップ2の裏面(図6(b)においては上側の面)にディスペンサ等により接着剤7を適量塗布した後、第1半導体チップ1の裏面を押し当てる。その後、所定の加熱条件により接着剤7を加熱硬化させる。このとき、接着剤7が液状、あるいは加熱により流動するものは、第1半導体チップ1の外縁にフィレット22を形成しておく。

【0082】このようにして貼り合わせた第1半導体チップ1及び第2半導体チップ2を、図7(a)に示すように、対向基板3Aに対向させる。尚、ここでは第1半導体チップ1の外縁に予めフィレット22を形成した場合を示している。

【0083】次に、図7(b)に示すように、ボンディングツール14を下降させ、第1半導体チップ1に形成された突起電極6と回路基板3Aの平面電極とを当接させる。更に荷重を加え、第1半導体チップ1と回路基板3Aとの間の距離を次第に狭めていくと、異方性導電接着剤20は第1半導体チップ1の能動面全体に濡れ広がり、やがて過剰な異方性導電接着剤20が第1半導体チップ1の外部にはみ出す。はみ出た樹脂である支持部21は、第1半導体チップ1の外縁に沿うように盛り上がり、第2半導体チップ2の裏面に接触する。

【0084】以降の工程は、実施の形態1に係る半導体装置の製造工程と同様であり、第2半導体チップ2のワ

イヤボンディング時には、はみ出た樹脂の硬化物を支持部21として利用することによって、第2半導体チップ2を破壊することなく十分な荷重や超音波を加えることができる。

【0085】このように、本実施の形態では、第1半導体チップ1を回路基板3上にフリップチップボンディングする前に、該第1半導体チップ1と第2半導体チップ2とを貼着しておき、第2半導体チップ2の突出部にて、上記支持部21となるはみ出た接着剤の高さを、第1半導体チップ1の背面と同じ高さに調整する。

【0086】つまり、突起電極6の形成された第1半導体チップ1の背面と第1半導体チップ1よりも少なくとも一対の辺が大きい第2半導体チップ2の背面を貼りあわせる工程と、第1半導体チップ1の能動面と回路基板3とを対向させ異方性導電接着剤20を介してフリップチップ接続すると同時に異方性導電接着剤20の一部を第1半導体チップ1と回路基板3との間より排出することにより第1半導体チップ1の外縁よりも突出した第2半導体チップ2の支持部21とする工程と、第2半導体チップ2の平面電極18と回路基板3の平面電極とをワイヤーボンディングにより接続する工程とを有する。

【0087】したがって、支持部21は第2半導体チップ2により堰きとめられるため、ボンディングツール14の吸着面13には接触しない。それゆえ、実施の形態1で説明した製造方法では必要であった、吸着面13にフッ素系樹脂からなる皮膜を形成する等の、支持部21との離隔性を向上させるための加工が不要であり、製造コストの増大を防ぐことができる。

【0088】また、特に、図7(b)に示すように、第1半導体チップ1の外縁に予めフィレット22を形成しておく場合は、第1半導体チップ1を回路基板3Aに接着するときに、異方性導電接着剤20の流れをスムースにすることができる。これにより、気泡の巻き込みを防止し、ボイド発生を抑制することができ、歩留まりを上げることができるといった効果が期待できる。

【0089】【実施の形態3】本発明に係るさらに他の実施の形態を、図8及び図9に基づいて説明すれば、以下の通りである。尚、説明の便宜上、実施の形態1、2にて示した部材と同一の機能を有する部材には、同一の符号を付記し、その説明を省略する。

【0090】本実施の形態で説明する半導体装置の構成は、前述の図5に示した実施の形態1で説明した実装型の半導体装置とほぼ同じであるが、第1半導体チップ1と回路基板3'との場合は、フリップチップボンディング時の電気的接続、及び第1半導体チップ1と回路基板3'との機械的接続の両方を、接着剤である異方性導電接着剤20のみにて行っていたが、ここでは、電気的接続はあくまで半田16を用いて行い、機械的接続を半田16と接着シート23とを用いて行っている点が異なる。

【0091】製造方法については、実施の形態2とほぼ同じであるが、回路基板3'の平面電極上に半田16を供給し、さらにその上に接着シート23を供給する点で異なっている。

【0092】以下、製造方法について説明する。即ち、第1半導体チップ1を回路基板3'に接着する前に、図8(a)に示すように、予め回路基板3'に半田16及び接着シート23を供給しておく。具体的には、マザーボード等の回路基板3'の配線層4上に平面電極(図示せず)を設け、上記平面電極上に、Ag、Snを主成分とする半田16を供給する。さらに、回路基板3'上に、熱硬化性樹脂からなる接着シート23を供給し、上記平面電極を覆う。

【0093】接着シート23は、例えばエポキシを主成分とする熱硬化性の接着樹脂であって、100°Cから150°C付近では軟化して流動性を有するが、200°C程度以上の加熱により硬化が進展するようなものが望ましい。例として日東电工(株)製のPFM2100等が使用できる。

【0094】次に、図8(b)に示すように、ボンディングツール14を用いて加圧し、突起電極6と回路基板3'の平面電極とを当接させる。続いて加熱を行うことで、接着シート23を流動させるとともに半田16を溶融し、Auからなる突起電極6と半田16とを接合する。所定の時間、加圧、加熱を行ふことで接着シート23を硬化させた後、ボンディングツール14を冷却し、突起電極6と半田16との半田接合を完了させる。

【0095】このとき、流動してはみ出た樹脂である支持部24は、第1半導体チップ1の外縁に沿うように盛り上がり、第2半導体チップ2の裏面に接触する。

【0096】次に、図9(a)に示すように、第2半導体チップ2の平面電極18と回路基板3'の平面電極とをワイヤ8により接続する。

【0097】最後に、図9(b)に示すように、第1半導体チップ1、第2半導体チップ2、ワイヤ8、及び回路基板3'を被覆樹脂9により被覆することで、本実施の形態の実装型の半導体装置が完成する。

【0098】尚、第1半導体チップ1の、Auからなる突起電極6の代わりに、Sn、Pbを主成分とする半田からなる半田突起電極を形成してもよい。半田突起電極を形成する方法としては、半田ワイヤを用いて、ワイヤボンディングを応用したワイヤバンプ法や、電解メッキにより供給する方法が知られている。この場合、回路基板3'の平面電極の最表面にはAuメッキを施す。通常、回路基板3'の配線材料はCuであり、その上に、AuメッキあるいはNiメッキを施した後、Auメッキを形成する。

【0099】

【発明の効果】本発明の請求項1に記載の半導体装置の製造方法は、以上のように、上記第2半導体チップの外

縁の少なくとも一辺が上記第1半導体チップの外縁より突出する場合、第1半導体チップを回路基板にフリップチップボンディングする際に、第1半導体チップと回路基板との間に接着剤を介在させ、この接着剤の一部を第1半導体チップと回路基板との間からはみ出させ、このはみ出た接着剤の高さを第1半導体チップの背面と同じ高さに調整して第2半導体チップにおける突出部分の支持部を形成するものである。

【0100】これにより、下方に比べて上方が大きい半導体チップの組み合わせはもちろんのこと、正方形と長方形といったどちらを下にしても上方の一部が突出してしまう組み合わせや、極端に一方が小さい組み合わせであっても、問題なく積層して搭載できる。

【0101】それゆえ、複数の半導体チップを積み重ねることにより高密度化を図った構成の半導体装置における設計の自由度を上げ得るという効果を奏する。

【0102】本発明の請求項2に記載の半導体装置の製造方法は、以上のように、請求項1に記載の製造方法において、上記支持部となるはみ出た接着剤の高さの調整を、上記第1半導体チップをフリップチップボンディングする際に用いる、第1半導体チップを吸着支持する吸着支持部材の吸着面を利用して行うものである。

【0103】それゆえ、支持部となる接着剤の高さ調整が、容易、かつ確実にできるので、請求項1に記載の製造方法を容易に実現できるという効果を奏する。

【0104】本発明の請求項3に記載の半導体装置の製造方法は、以上のように、請求項2に記載の製造方法において、上記吸着支持部材の吸着面に、上記接着剤との離隔性を向上させる加工を施しておくものである。

【0105】それゆえ、請求項2に記載の製造方法による効果に加えて、第1半導体チップを回路基板へ接着させた後、吸着支持部材を容易に離隔することができるという効果を併せて奏する。

【0106】本発明の請求項4に記載の半導体装置の製造方法は、以上のように、請求項1に記載の製造方法において、上記第1半導体チップを上記回路基板上にフリップチップボンディングする前に、該第1半導体チップと上記第2半導体チップとを貼着しておき、第2半導体チップの突出部分にて、上記支持部となるはみ出た接着剤の高さの調整を行うものである。

【0107】それゆえ、支持部となる接着剤の高さ調整が、容易、かつ確実に、しかも従来から用いられている治具に何らの加工を施すことなく製造できるので、請求項1に記載の製造方法を容易に、かつ従来の治具をそのまま利用して実現できるという効果を奏する。

【0108】本発明の請求項5に記載の半導体装置の製造方法は、以上のように、請求項4に記載の製造方法において、上記第1半導体チップと上記第2半導体チップとの貼着を、液状、あるいは加熱により流動する接着剤を用いて行い、第1半導体チップの外縁にフィレットを

形成しておくものである。

【0109】それゆえ、請求項4に記載の製造方法による効果に加えて、第1半導体チップを回路基板にフリップチップボンディングする際に押し出されではみ出る接着剤の流れをスムースにするので、気泡の巻き込みを防止し、ボイド発生を抑制することができ、歩留まりを上げることができるという効果を併せて奏する。

【0110】本発明の請求項6に記載の半導体装置の製造方法は、以上のように、請求項1ないし5の何れかに記載の製造方法において、上記第1半導体チップを上記回路基板にフリップチップボンディングする際に用いる上記接着剤として、熱硬化性の接着剤を用いるものである。

【0111】それゆえ、請求項1ないし5の何れかに記載の製造方法による効果に加えて、接着剤が、熱や超音波を加えても軟化することなく、安定して第2半導体チップを支持するため、熱硬化性でない接着剤を用いる場合よりも良好なワイヤボンディングを行うことができるという効果を併せて奏する。

【0112】本発明の請求項7に記載の半導体装置は、以上のように、回路基板上に第1半導体チップがフリップチップボンディングされると共に、該第1半導体チップの背面に第2半導体チップが貼着され、かつ、該第2半導体チップが上記回路基板とワイヤボンディングされてなる半導体装置において、上記第2半導体チップの外縁の少なくとも一辺が上記第1半導体チップの外縁より突出しており、第2半導体チップにおける突出部分の下方が、上記第1半導体チップと回路基板とを接着する接着剤にて埋められている構成である。

【0113】これにより、上方の第2半導体チップの一部が下方の第1半導体チップから突出している場合であっても、この突出部分に電極を配置することができるため、2つの半導体チップが積層して搭載された半導体装置において、長方形と正方形、極端な大小の違い等、さまざまなサイズの半導体チップの組み合わせが可能となる。

【0114】それゆえ、複数の半導体チップを積み重ねることにより高密度化を図った構成の半導体装置における設計の自由度を上げ得るという効果を奏する。

#### 40 【図面の簡単な説明】

【図1】図1は、本発明の実施の一形態を示すもので、CSP構造の半導体装置の断面図である。

【図2】図2(a)ないし図2(f)はとともに、図1に示す半導体装置の製造工程を示す断面図である。

【図3】図3(a)ないし図3(c)はともに、第1半導体チップを回路基板に接着する工程を示す断面図である。

【図4】図4(a)は、第2半導体チップを搭載した状態、図4(b)は、第2半導体チップを回路基板にワイヤボンディングした状態を示す断面図である。

【図5】図5は、本発明の実施の他の形態を示すもので、実装型の半導体装置の断面図である。

【図6】図6(a)及び図6(b)はともに、本発明の実施の他の形態を示すもので、第1半導体チップと第2半導体チップとの貼着例を示す斜視図である。

【図7】図7(a)及び図7(b)はともに、貼着された第1半導体チップ及び第2半導体チップを回路基板に搭載する工程を示す断面図である。

【図8】図8(a)及び図8(b)はともに、本発明の実施の他の形態を示すもので、実装型の半導体装置の製造方法を示す断面図である。

【図9】図9(a)及び図9(b)はともに、図8(b)の工程の後の工程を示す断面図である。

【図10】図10(a)及び図10(b)はともに、従来の半導体装置の断面図である。

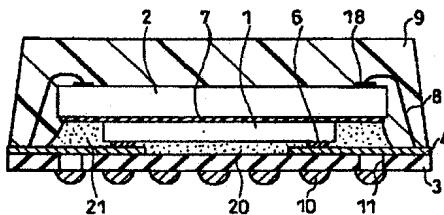
【図11】図11(a)及び図11(b)はともに、従来の半導体装置の断面図である。

【図12】図12は、従来の半導体装置の断面図である。

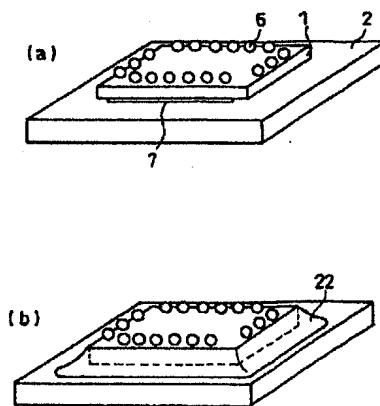
#### 【符号の説明】

1	第1半導体チップ
2	第2半導体チップ
3	回路基板
3'	回路基板
7	接着剤
8	ワイヤ
10	吸着面
13	ポンディングツール(吸着支持部材)
14	平面電極
18	異方性導電接着剤(接着剤)
20	支持部
21	フィレット
22	接着シート(接着剤)
23	支持部
24	支持部

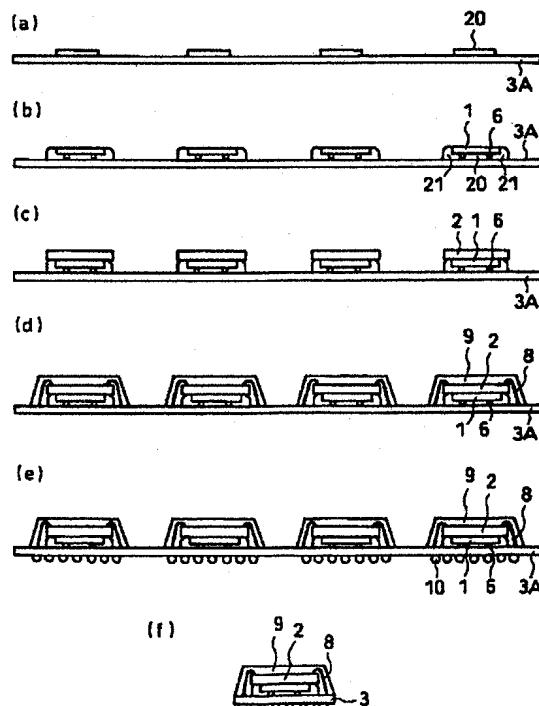
【図1】



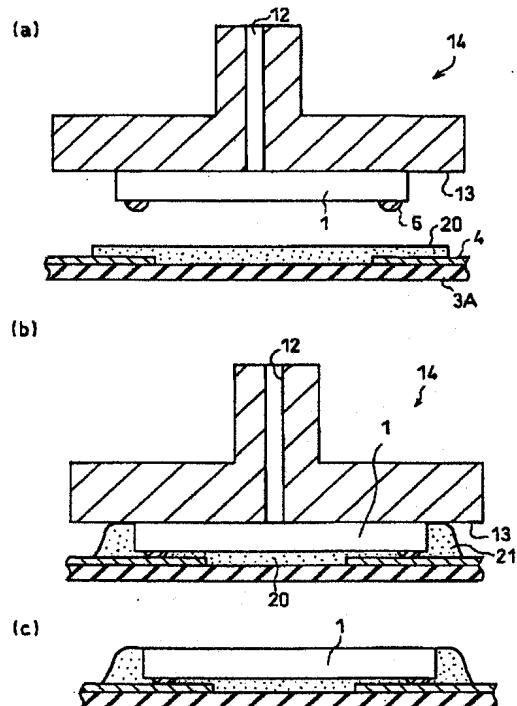
【図6】



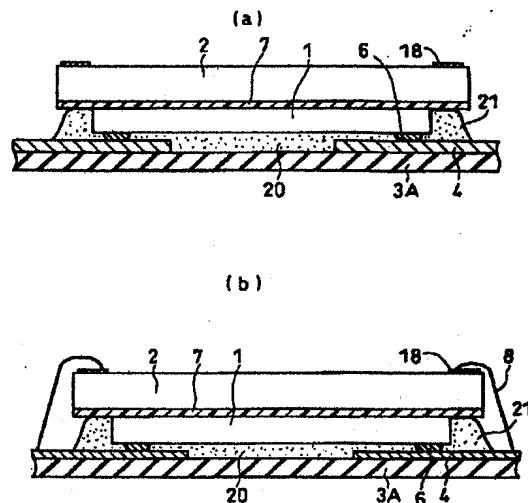
【図2】



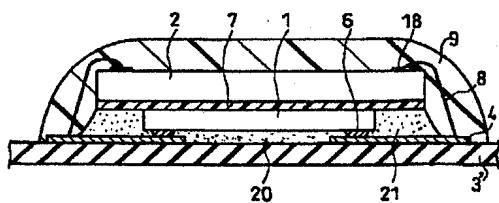
【図3】



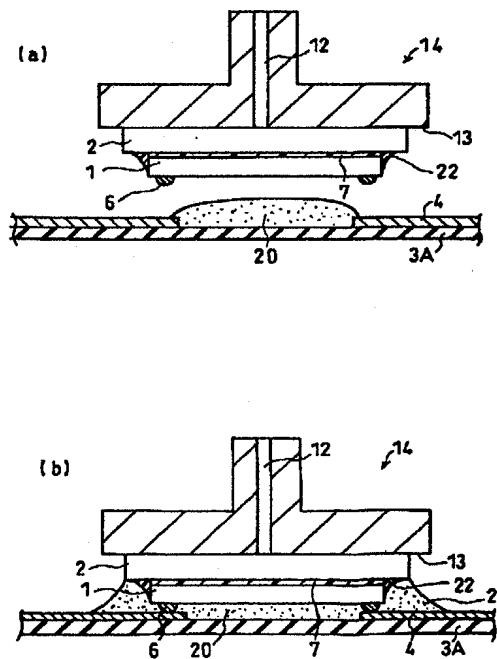
【図4】



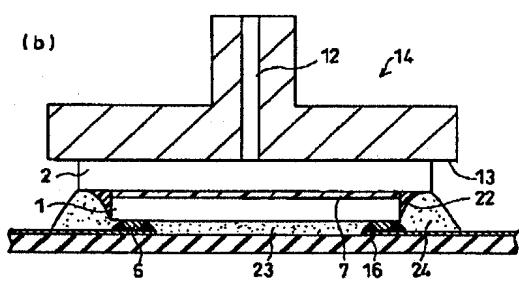
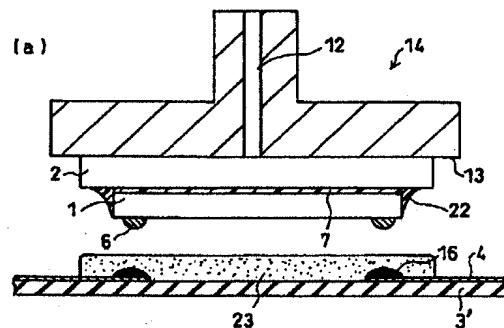
【図5】



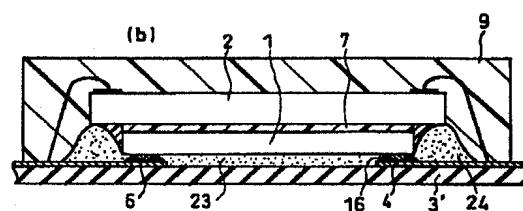
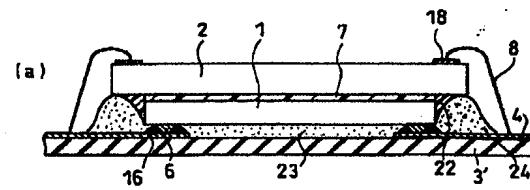
【図7】



【図8】

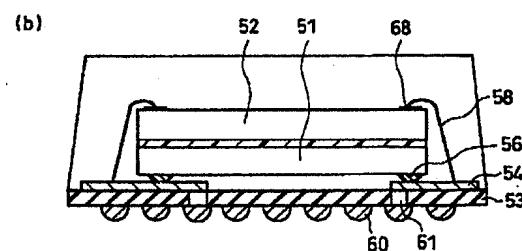
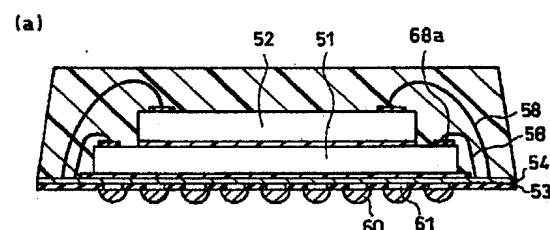
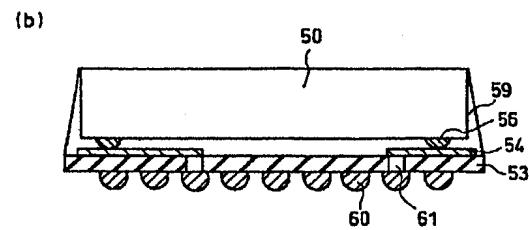
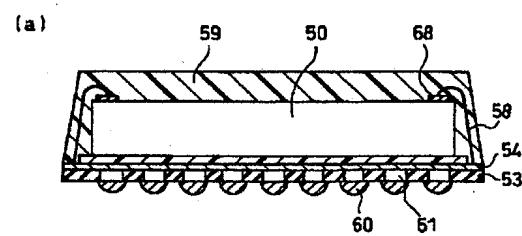


【図9】



【図11】

【図10】



【図12】

